

NOTICIAS GRUPO DSP 2016

21. Artículo de estudiante de doctorado es publicado en revista Electronics Letters (**Diciembre 2016**)

(EIT Miriam)

20. Grupo de DSP estará presente en la conferencia LASCAS 2017 en Argentina (**Diciembre 2016**)

(LASCAS 2017)

19. Seminario Extraordinario del Dr. Gerardo Molina Salgado (**Diciembre 2016**)

(Seminario Gerardo)

18. Defensas de maestría de dos integrantes del Grupo de DSP, Fernando y Rafael (**Diciembre 2016**)

(Rafael y Fernando) 🚨

Felicidades Rafael y Fernando!!!

17. Estudiante Fernando Ojeda presentó trabajo en la conferencia IEEE ROC&C 2016 (Noviembre 2016)

(ROC&C)

Felicidades Fernando!!!

- 16. La Dra. Gordana Jovanovic Dolecek es elegida como Editor Asociado (Associate editor) de la revista IET Signal Processing (Noviembre 2016) (Editor Asociado EIT SP)
- 15. La Dra. Gordana asistió y presentó artículos en varias conferencias de IEEE (Octubre 2016)
 (Conferencias IEEE)
- 14. La Dra. Gordana Jovanovic Dolecek y colaborado del grupo de DSP organizan Special Issue en la revista indexada IET Circuits, Devices & Systems (**Septiembre 2016**)

(Special Issue)

- 13. El estudiante de maestría Rafael Zamora, del grupo de DSP, se presentó en el Seminario del Departamento de electrónica (**Septiembre 2016**) (Seminario Rafael)
- 12. Integrantes del grupo de DSP publican artículo en la revista indexada Circuits, Systems, and Signal Processing de Springer (Agosto 2016)

 (Springer 2016)

Felicidades Ricardo!!!

11. Nicthe N. Jiménez Castro Mtz., integrante del grupo de DSP, obtuvo el grado de Maestría en ciencias en la especialidad de Electrónica (**Agosto 2016**)

(Examen Nicthe)

Felicidades Nicthe!!!

- 10. Los doctores Gordana Jovanovic Dolecek y Alfonso Fernández Vázquez (colaborador del grupo de DSP) publican artículo en la conferencia IEEE APCCAS 2016 (Agosto 2016)

 (APCCAS 2016)
- 9. La Dra. Gordana Jovanovic Dolecek, junto con colaboradores del grupo de DSP del INAOE, publicó dos artículos en conferencias internacionales (Agosto 2016)

 (SPA/DSP 2016)
- 8. Estudiante de Doctorado del grupo de DSP, José Ricardo García Báez, publica un artículo en revista indexada (**Agosto 2016**)

 (Int. Journal of Electronics 2016)

Felicidades Ricardo !!!

7. Los trabajos de los estudiantes del grupo de DSP J. Ricardo García Báez y Nicthe N. Jiménez Castro Mtz. han sido aceptados en la reconocida conferencia MWSCAS 2016 (**Julio 2016**)

(MWSCAS 2016) 2

Felicidades Nicthe y Ricardo !!!

6. La Dra. Gordana recibió proyecto UCMEXUS 2016 (**Julio 2016**) (UCMEXUS 2016)

5. Trabajo de la estudiante de doctorado Miriam Gpe. Cruz Jiménez, integrante del grupo de DSP, fue aceptado en la conferencia internacional EIT 2016 (Mayo 2016)

(EIT 2016) 🚨

Felicidades Miriam !!!

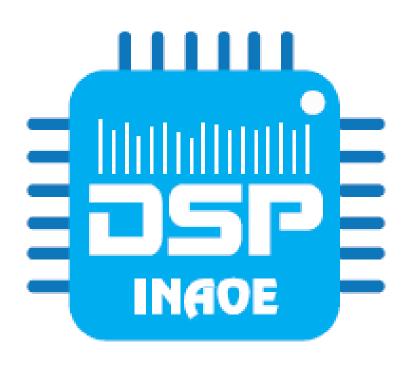
- 4. El estudiante del grupo de DSP, Fernando Ojeda, presenta su trabajo en el Seminario del Departamento de electrónica (Mayo 2016) (Seminario Fernando)
- 3. Artículo de los integrantes del grupo de DSP, Dr. Gerardo, Dra. Gordana y Dr. J. de la Rosa, se aceptó en la revista Analog Integrated Circuits and Signal Processing (Febrero 2016)

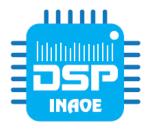
 (Springer 2016)
- 2. Nuevos integrantes en el grupo de DSP del INAOE (Enero 2016)

 Bienvenidos Lyda y Jose !!!

 (Nuevos Integrantes 2016)
- 1. El Dr. Gerardo Molina Salgado colaborador del grupo de DSP en el INAOE realiza estancia postdoctoral en Tyndall National Institute en Irlanda (Enero 2016)

Éxito Gerardo!!!
(Gerardo Irlanda)





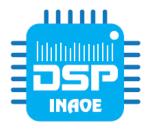
Enero 2016

EL DR. GERARDO MOLINA SALGADO COLABORADOR DEL GRUPO DE DSP EN EL INAOE REALIZA ESTANCIA POSTDOCTORAL EN TYNDALL NATIONAL INSTITUTE EN IRLANDA

Tyndall National Institute es un centro líder en investigación en Europa en investigación y desarrollo en Información y tecnología de las comunicaciones, además es el centro de investigación más grande de este tipo en Irlanda. Este instituto cuenta con alrededor de 460 investigadores, ingenieros y personal de apoyo, incluyendo un grupo de 135 postgraduados de tiempo completo, generando más de 200 publicaciones revisadas cada año.



El Dr. Gerardo Molina Salgado, integrante del grupo de DSP en el INAOE, fue seleccionado para realizar una estancia postdoctoral en Tyndall por el periodo de un año. Gerardo trabajará en el Centro de Circuitos Microelectrónicos (Microelectronic Circuits Centre Ireland, MCCI), https://www.tyndall.ie/users/gerardosalgado.



Enero 2016

Nuevos integrantes en el grupo de DSP del INAOE

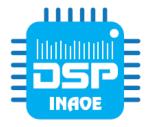
El grupo de DSP del INAOE recibe en este nuevo ciclo escolar Enero-2016 a sus nuevos integrantes. Los estudiantes del posgrado en electrónica Lyda Vanessa Herrera Sepulveda y José de Jesús Carmona Suarez realizarán sus tesis de maestría bajo la supervisión de la Dra. Gordana Jovanovic Dolecek.

Lyda Vanessa es graduada de la Universidad Industrial de Santader en Colombia, mientras José de Jesús se graduó del Instituto Tecnológico de la Paz en Baja California Sur.





Bienvenidos Lyda y José!!!



Febrero 2016

Artículo de los integrantes del grupo de DSP, Dr. Gerardo, Dra. Gordana y Dr. J. del a Rosa, se aceptó en la revista Analog Integrated Circuits and Signal Processing

La revista internacional Analog Integrated Circuits and Signal Processing con ISSN: 0925-1030 es una revista indexada con factor de impacto 0.468. Esta revista está dedicada a las investigaciones de diseño y aplicación de circuitos integrados (Integrated Circuits, ICs) analógicos, de radio frecuencia (Radio Frequency, RF) y de señales mixtas así como circuitos y sistemas de procesamiento de señales.

El artículo "Low Power Two-Stage Comb Decimation Structures for High Decimation Factors," cuyos autores Dr. Gerardo Molina Salgado, Dra. Gordana Jovanovic Dolecek y Dr. J. de la Rosa son integrantes del grupo de DSP del INAOE, se acepto para publicación en la revista Analog Integrated Circuits and Signal Processing de Springer. Este artículo es resultado de la elección de los mejores artículos presentados en la conferencia MWSCAS 2014. En MWSCAS se presentó el artículo "Comb structures for Sigma- Delta ADCS with high even decimation factors," cabe mencionar que en esa ocasión este artículo también fue elegido para el concurso mejor artículo estudiantil. Debido a la calidad del artículo presentado en la conferencia la revista Analog Integrated Circuits and Signal Processing invito a los autores a someter una versión extendida del artículo presentado en MWSCAS 2014. El artículo Low Power Two-Stage Comb Decimation Structures for High Decimation Factors fué aceptado el 26 de Enero de este año y publicado online el 6 de Febrero.

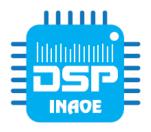
Article
Analog Integrated Circuits and Signal Processing
pp 1-10

First online: 06 February 2016

Low power two-stage comb decimation structures for high decimation factors



http://link.springer.com/article/10.1007%2Fs10470-016-0700-x



Mayo 2016

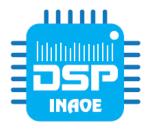
El estudiante del grupo de DSP, Fernando Ojeda, presenta su trabajo en el Seminario del Departamento de Electrónica

El estudiante de Maestría en Electrónica, Fernando Ojeda Loredo, presentó los resultados de su investigación en el seminario del Departamento de electrónica. En el seminario titulado *Promising signal processing techniques for 5G: Modulation format complementary code keying (CCK) OFDM* se expusó parte del trabajo que se realizó durante la estancia de investigación que Fernando llevó a cabo en la Universidad Estatal de San Diego (SDSU, por sus siglas en ingles San Diego State University).

Fernando realizó una estancia de seis meses en el Colegio de ingeniería del Departamento de ingeniería eléctrica y de computadoras en la Universidad SDSU en San Diego, California trabajando con Prof. Fred Harris, líder mundial en área de procesamiento de señales digitales en comunicaciones. Prof. Fred Harris es también Co-Director de su tesis de maestría.



El seminario se llevo a cabo el martes 31 de mayo y se trato de las nuevas tecnologías como OFDM y MIMO que han sido introducidas por las comunicaciones inalámbricas móviles en 4G. Estas tecnologías permiten una mayor tasa de bits y nuevos servicios que generaciones anteriores.



Mayo 2016

Trabajo de la estudiante de doctorado Miriam Gpe. Cruz Jiménez, integrante del grupo de DSP, fue aceptado en la conferencia internacional IEE EIT 2016

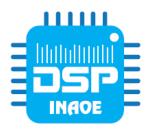


La conferencia internacional de tecnología de la Información/Electrónica (EIT), patrocinada por IEEE región 4, está enfocada en resultados de investigación en las áreas de ingeniería eléctrica y de computación, tecnología de la información y sus aplicaciones. El propósito de esta conferencia es proporcionar un foro para que investigadores y trabajadores de la industria intercambien ideas y discutan los nuevos desarrollos en estos campos. Esta conferencia se llevó a cabo del 19-21 de Mayo de 2016, en Grand Forks, North Dakota, USA.

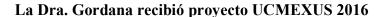


El trabajo de la estudiante de doctorado Miriam Guadalupe Cruz Jiménez integrante del grupo de DSP con título: "An efficient design of baseband filter for mobile communications" fue aceptado para presentarse en esta conferencia.

Felicidades Miriam!



NOTICIAS Julio 2016





Hace unos días se publicaron los resultados de los proyectos de la Convocatoria UCMEXUS, los cuales se llevan a cabo entre las Universidades de California, USA y México.

El proyecto de la Dra. Gordana Jovanovic Dolecek resulto elegido para ser soportado en esta convocatoria. El título del proyecto es:

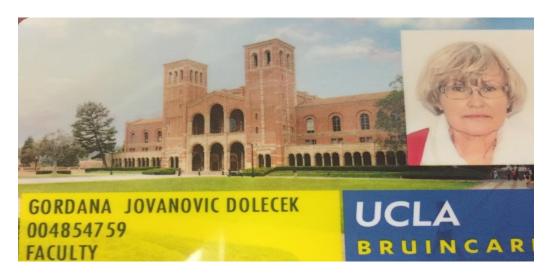
"Codificación de Canal y Procesamiento de Señales para Recuperación de Memorias Ultra-Densas".

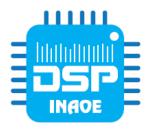
El proyecto se realizará en colaboración del Instituto INAOE y la Universidad de California, Los Ángeles (UCLA), la cual es una de las mejores universidades del mundo. Por parte del instituto INAOE, el responsable del proyecto es la Dra. Gordana, la cual se encuentra actualmente en la universidad UCLA en Los Ángeles, California USA realizando una estancia como parte de su año sabático (de hecho, este proyecto forma parte del plan de trabajo de esta estancia).

Este proyecto es una continuación de la colaboración del grupo de DSP del INAOE con la UCLA. Cabe mencionar que en el primer proyecto colaborativo con UCLA dos estudiantes del grupo de DSP del INAOE realizaron estancias en UCLA. Así mismo, este proyecto nuevo generará oportunidades para realizar estancias en UCLA a los estudiantes del grupo DSP.

Breve resumen del proyecto:

Las memorias son un componente crítico de todo sistema de información moderno. Actualmente, se han dedicado esfuerzos significativos tanto en el ámbito académico como en la industria para incrementar la densidad de las memorias modernas con el fin de satisfacer las intensas demandas de datos por las aplicaciones. Sin embargo, incrementar la densidad se traduce en una pérdida de confiabilidad. Este proyecto tiene como objetivo desarrollar nuevos análisis y modelos matemáticos para mejorar la recuperación de memorias ultra-densas. En este proyecto se desarrollarán varias técnicas innovadoras usando como herramientas la teoría de codificación y el procesamiento de señales. Los estudiantes de posgrado de UCLA y del grupo de DSP del INAOE trabajarán en estrecha colaboración para establecer nuevas soluciones integradas, las cuales se ocuparan de las necesidades de los sistemas modernos de información.





NOTICIAS Julio 2016

Los trabajos de los estudiantes del grupo de DSP J. Ricardo García Báez y Nicthe N. Jiménez Castro Mtz. han sido aceptados en la reconocida conferencia MWSCAS 2016

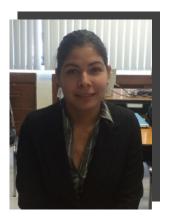


La 2016 IEEE 59th International Midwest Symposium on Circuits and Systems (MWSCAS) se llevará a cabo del 16-19 Octubre de 2016, en Abu Dhabi, United Arab Emirates (UAE).

Este año tres trabajos del grupo de DSP han sido aceptados para ser parte de esta reconocida conferencia. En primer lugar, el estudiante de doctorado J. Ricardo García Báez junto con su asesora la Dra. G. Jovanovic Dolecek tienen aceptado el artículo con título: "Modified Comb Decimation Filter: Design and Implementation".



La estudiante de maestría Nicthe N. Jiménez Martínez junto con su asesores el Dr. A. Fernández Vázquez y la Dra. G. Jovanovic Dolecek, tiene aceptado articulo "Blind Sparse Channel Identification Using Subspace-Based Algorithm", resultado de su tesis de maestría.



Además, la Dra. Gordana Jovanovic Dolecek tiene aceptado artículo que lleva como título: "A Novel Comb Compensator with a Good Passband Deviation-Complexity Tradeoff".

En esta emisión la conferencia recibió un gran número de artículos y solamente una pequeña parte de ellos se acepto, tal y como lo han expresado los organizadores.

En el grupo de DSP estamos muy contentos de tener 3 artículos aceptados. Felicidades Ricardo y Nicthe!



NOTICIAS Agosto 2016

Estudiante de doctorado del grupo de DSP, José Ricardo García Báez, publica un artículo en revista indexada



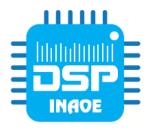




El estudiante de doctorado José Ricardo García Báez publicó junto con su asesora la Dra. G. Jovanovic Dolecek el artículo que lleva por título: "On simple comb zero rotation: Rouche's theorem approach," en la revista indexada: International Journal of Electronics.

En este trabajo se presentan los resultados de la tesis de doctorado del M. C. Ricardo en donde se propone una simple y novedosa metodología para incrementar el alias rejection de los filtros comb. La metodología fue comprobada usando el teorema de Rouche.

Felicidades Ricardo!



Agosto 2016

La Dra. Gordana Jovanovic Dolecek, junto con colaboradores del grupo de DSP del INAOE, publicó dos artículos en conferencias internacionales de IEEE



El artículo de la Dra. Gordana Jovanovic Dolecek y la Dra. L. Dolecek: "Exploiting features of symmetric polynomials for improved comb filter design," se acepto en la conferencia internacional IEEE 20th SPA (Signal Processing: Algorithms, Architectures, Arrangements and Applications) conference, la cual se va llevar a cabo en Septiembre 21-23, de 2016 en Poznań, Polonia. En este artículo se utilizan las características de los polinomios simétricos para mejorar la característica en frecuencia del filtro comb.



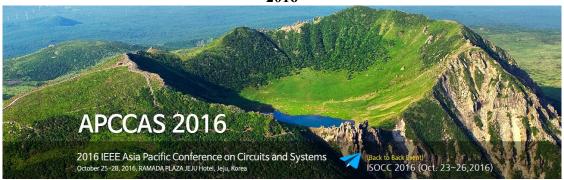


En la 21st International Conference on Digital Signal Processing (*DSP*) la cual se va llevar en cabo en Beijing, China en Octubre 16-18, de 2016, se acepto el articulo del Dr. Fredric Harris y la Dra. Gordana Dolecek: "Bifurcate Repeated Stopband Zeros of CIC Filter." En este artículo se presenta como se pueden separar los múltiples ceros del filtro comb para obtener una mejor atenuación en bandas de interés del filtro CIC.



Agosto 2016

Los doctores Gordana Jovanovic Dolecek y Alfonso Fernández Vázquez (colaborador del grupo de DSP) publican artículo en la conferencia IEEE APCCAS 2016



El artículo "Multiplierless Two-Stage Comb Structure with an Improved Magnitude Characteristic" de la Dra. G. Jovanovic Dolecek y el Dr. A. Fernández Vázquez fue aceptado en la conferencia internacional IEEE Asia Pacific Conference on Circuits & Systems 2016 (APCCAS 2016), la cual se va llevar a cabo en Jeju, Korea del 25-28 de Octubre de 2016.

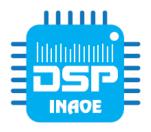


La APCCAS es una de las conferencias internacionales más importantes, establecida por IEEE Circuits and Systems Society para que investigadores intercambien sus más recientes resultados de investigación en el área de circuitos y sistemas.

El tema de la conferencia es:

Bringing Tomorrow's Technologies Today: CAS (Creative, Autonomous and Smart)
Things

Página web: http://www.apccas2016.org/



Agosto 2016

Nicthe N. Jiménez Castro Mtz., integrante del grupo de DSP, obtuvo el grado de Maestría en Ciencias en la especialidad de Electrónica



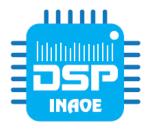
La defensa de tesis "Identificación ciega de canal disperso basado en algoritmos de sub-espacio" de la Ing. Nicthe Nataly Jiménez Castro para obtener el grado de Maestría en Ciencias en la especialidad de electrónica bajo la dirección de la Dra. G. Jovanovic Dolecek y co-dirección del Dr. Alfonso Fernández Vázquez se llevo a cabo el 12 de Agosto del 2016.

Los sinodales fueron los doctores Luis Hernández Martínez (INAOE), Jorge Martínez Carballido (INAOE) y David Ernesto Troncoso Romero (IPN). El visor académico fue el Dr. Héctor Manuel Moya Cessa.



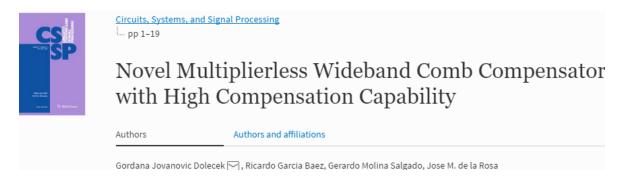
El comité de evaluación después de deliberar dictaminaron aprobar a Nicthe, obteniendo el grado de Maestría en Ciencias.

Felicidades Nicthe!!!



Agosto 2016

Integrantes del grupo de DSP publican artículo en la revista indexada Circuits, Systems, and Signal Processing de Springer

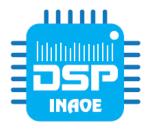


Los integrantes del grupo DSP, la Dra. Gordana, Ricardo García, (Estudiante de doctorado), Dr. Gerardo Molina y Dr. J. de la Rosa, (Colaboradores del grupo), publican artículo sobre nuevo compensador para el filtro comb, en la revista internacional Circuits, Systems, and Signal Processing (ISSN: 0278-081X, Impact factor: 1.178). Esta revista publica trabajos relacionados con circuitos y sistemas, procesamiento de señales e imágenes, ingeniería eléctrica, electrónica, microelectrónica e instrumentación.

En el artículo "Novel Multiplierless Wideband Comb Compensator with High Compensation Capability" se propone un filtro compensador, para el filtro comb, que no requiere de multiplicadores y que logra una absoluta desviación en una banda de paso ancha, menor a 0.1dB. Este compensador consiste de dos simples filtros que operan a baja velocidad. La característica en magnitud de los dos filtros tiene forma sinusoidal. Los principales parámetros de diseño corresponden a amplitudes de funciones sinusoidales. Un procedimiento sistemático que depende solamente del número de filtros comb en cascada, es elaborado. Comparaciones con compensadores de literatura demuestran los beneficios de la propuesta.

Este artículo fue aceptado en Julio y publicado en Agosto del presente año online.

http://link.springer.com/article/10.1007/s00034-016-0398-0



Septiembre 2016

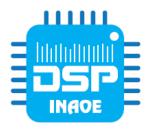
El estudiante de maestría Rafael Zamora, del grupo de DSP, se presentó en el Seminario del Departamento de Electrónica

El tema titulado *Promising signal processing techniques for 5G: Shaped single carrier OFDM* fué presentado por el estudiante de maestría en electrónica Rafael Sahel Zamora Cuatlayo. Él es integrante del grupo de DSP y expuso los resultados del trabajo que realizó durante la estancia de investigación que llevó a cabo en la Universidad Estatal de San Diego (SDSU, por sus siglas en ingles San Diego State University).

Durante la estancia, con duración de 6 meses, fue supervisado por el Prof. Fred Harris en el Colegio de ingeniería del Departamento de ingeniería eléctrica y de computadoras en la Universidad SDSU en San Diego, California.



El seminario se llevo a cabo el martes 27 de septiembre y se trato de la quinta generación de comunicaciones móviles (5G) y de la nueva forma del formato de modulación "Shaped Single Carrier OFDM".



Septiembre 2016

La Dra. Gordana Jovanovic Dolecek y colaborador del grupo de DSP organizan Special Issue en la revista indexada IET Circuits, Devices and Systems



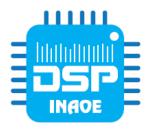
Los Dra. Gordana Jovanovic Dolecek, el Dr. Massimiliano Laddomada (colaborador del grupo de DSP) junto con el Dr. Ani Kumar son guest editors de este special issue. El Dr. Laddomada pertenece al departamento de Ingeniería eléctrica de la universidad Texas A&M de E.U. A. y el Dr. Anil Kumar es del Indian Institute of Inf. Technology en Jalpaur, India.

Esta revista cubre los temas de diseño y teoría de circuitos, simulación y análisis de circuitos, diseño asistido por computadora, filtros, implementación de circuitos, entre otros. El factor de impacto de esta publicación es de 0.590.

El special issue lleva por título Multirate signal processing techniques for high performance and fidelity design of modern communication systems. Los temas de principal interes que se serán incluidos son Diseño e implementación de decimadores e interpoladores computacionalmente eficientes para convertidores Sigma-delta A/D y D/A sobremuestrados, tasa de conversión de muestreo en software y radio cognitivo, banco de filtros multirazón y redes polifásicas con aplicación al diseño de transreceptores digitales inalámbricos front-end avanzados, nuevas técnicas de procesamiento digital de señales para el diseño eficiente de software y dispositivos de radio cognitivo, Detección de espectro, banco de filtros multiportadoras, filtro universal de multiportadoras.

La última fecha para entrega de propuestas es el 15 de diciembre y en septiembre 2017 será publicado.

www.ietdl.org/IET-CDS



Octubre 2016

LA DRA. GORDANA ASISTIÓ Y PRESENTÓ ARTÍCULOS EN VARIAS CONFERENCIAS DE IEEE

La Dra. Gordana Jovanovic Dolecek asistió y presentó resultados de investigación del grupo de DSP para comunicaciones modernas en varios congresos de IEEE. En Poznan, Poland del 21 al 23 de Septiembre se llevo a cabo la Conferencia IEEE SPA (Signal Processing, Algorithms, Architectures, Arrangements and Applications) 2016. Este año se celebraron 20 años de esta conferencia, en la cual se publican varios temas de procesamiento de señales, incluyendo audio, imágenes, video y diseño de los filtros digitales. La Dra Gordana presento el trabajo: G. Jovanovic Dolecek, L. Dolecek, "Exploiting Features of Symmetric Polynomials for Improved Comb Filter Design," IEEE Conference SPA 2016, Poznan, Poland. El artículo se publico en memoria de congreso y en IEEEXplore.



Dra. Gordana en MWSCAS 2016 en Abu, Dhabi.

La IEEE 59th International Midwest Symposium on Circuits and Systems 2016 (MWSCAS 2016) se llevo a cabo del 16-19 Octubre del 2016, en Abu Dhabi, United Arab Emirate. MWSCAS es la conferencia más antigua de circuitos y sistemas apoyada por IEEE. El grupo de DSP estuvo presente con los artículos de los estudiantes integrantes del grupo Nitche Jiménez y Ricardo García Báez, los trabajos fueron presentados por la Dra Gordana. Los artículos presentados son:

• R. Garcia Baez, G. Jovanovic Dolecek **Modified Comb Decimation Filter: Design and Implementation**, 2016 *IEEE 59th International Midwest Symposium*

- on Circuits and Systems (MWSCAS) 16-19 October 2016, Fairmont Bab Al Bahr Hotel, Abu Dhabi, United Arab Emirates (UAE).
- G. Jovanovic Dolecek, A Novel Comb Compensator with a Good Passband Deviation-Complexity Tradeoff, 2016 IEEE 59th International Midwest Symposium on Circuits and Systems (MWSCAS, 16-19 October 2016, Fairmont Bab Al Bahr Hotel, Abu Dhabi, United Arab Emirates (UAE).
- Nitche Jimenez, A. Fernandez Vazquez, G. Jovanovic Dolecek, Blind Sparse Channel Identification Using Subspace-Based Algorithm", 2016 IEEE 59th International Midwest Symposium on Circuits and Systems (MWSCAS), 16-19 October 2016, Fairmont Bab Al Bahr Hotel, Abu Dhabi, United Arab Emirates (UAE).



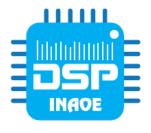
Dra. Gordana (INAOE, México), Dr. Mohammed Ismail (General Chair MWSCAS, KUSTAR, UAE) y Dr. José M. de la Rosa (IMSE, España)

Finalmente, la Dra Gordana asistió al congreso 2016 IEEE Asia Pacific Conference on Circuits and Systems (APCCAS) el cual se llevo a cabo en la isla JEJU, Corea, en Octubre de 25, 2016 hasta Octubre 28, 2016. La conferencia APCCAS es una de las más importantes conferencias establecida por el fórum internacional de la Sociedad IEEE de Circuitos y Sistemas. La Dra Gordana presentó el artículo, el cual se publico en la memoria del congreso y en IEEE Xplore: G. Jovanovic Dolecek, A. Fernandez Vazquez, "Multiplierless Two-Stage Comb Structure with an Improved Magnitude Characteristic", 2016 IEEE Asia Pacific Conference on Circuits & Systems, Jeju, Korea from October 25-28, 2016.









Noviembre 2016

LA DRA GORDANA ES ELEGIDA COMO EDITOR ASOCIADO (ASSOCIATE EDITOR) DE LA REVISTA IET SIGNAL PROCESSING

La Dra. Gordana Jovanovic Dolecek ha sido invitada por la revista IET Signal Processing como Editor Asociado. El contrato con la revista es por tres años: 2017, 2018 y 2019. *IET Signal Processing* publica tópicos como algoritmos de procesamiento de señales únicas y multi-dimensional, lineales y non-lineales, filtros digitales recursivos y norecursivos, bancos de filtros, aplicaciones de teoría de caos y redes neuronales en procesamiento de señales.



Dra. Gordana Jovanovic Dolecek

La revista tiene un impacto 0.873. Más información sobre la revista se puede consultar en: http://digital-library.theiet.org/content/journals/iet-spr.



El comité editorial se puede consultar en: http://digital-library.theiet.org/journals/iet-spr/editorial-board, en donde se puede ver el nombre de la doctora Gordana junto a los más reconocidos expertos de Estados Unidos, Australia, Reino Unido, etc.

Cabe mencionar que la Doctora Gordana era Editor Asociado de las revistas IEEE Transactions II: Express Brief (2014,2015). Actualmetne, también trabaja com Editor Asociado para la revista IEEE Transactions Circuits and Systems I: Regular papers (2016,2017).



NOTICIAS Noviembre 2016

Estudiante Fernando Ojeda presentó trabajo en la conferencia IEEE ROC&C 2016

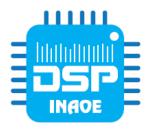
El estudiante de maestría en electrónica Fernando Ojeda, integrante del grupo de DSP para comunicaciones modernas, asistió y presentó el trabajo resultado de la investigación que ha llevado a cabo en la conferencia IEEE ROC&C 2016.

La vigesimosexta reunión internacional de otoño de comunicaciones, electrónica, automatización, robótica y exposición industrial se llevo a cabo en Acapulco, Guerrero, México del 27 de Noviembre al 1 de Diciembre. El tema central fueron las tecnologías de información y telecomunicaciones. Cabe mencionar que esta conferencia es patrocinada por IEEE Sección México.

Fernando presentó el trabajo que lleva por título : PAPR reduction and asynchronous multiplexing in OFDM systems. Este trabajo es resultado de la estancia que Fernando realizó en la Universidad Estatal de San Diego con el Prof. Fred Harris.



Fernando Ojeda



Defensas de maestría de dos integrantes del Grupo de DSP, Fernando y Rafael

El día 2 de Diciembre del 2016 se llevarón a cabo las defensas de tesis de maestría de los integrantes del grupo de DSP Ing. Fernando Ojeda Loredo y Ing. Rafael Sahel Zamora Cuatlayo, ambas tesis fueron dirigidas por la Dra. Gordana Jovanovic Dolecek. El comité evaluador de ambos estuvo integrado por los investigadores: el Dr. Esteban Tlelo Cuautle (INAOE), Dr. Luis Hernández Martínez (INAOE) y el Dr. Alfonso Fernández Vázquez (IPN).

El primero en llevar a cabo su defensa fue Rafael cuyo título de tesis es: Técnicas de procesamiento de señales prometedoras para una sola portadora OFDM. El Dr. Emanuel Bertone fungió como visor académico. Después de la evaluación decidieron aprobarlo y otorgarle el grado de Maestro en ciencia en electrónica.



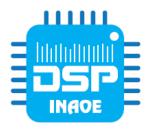
Dr. Emanuel Bertone, Dr. Alfonso Fernández, Dr. Luis Hernández, Dr. Esteban Tlelo, Dra. Gordana y Rafael

Luego, Fernando realizó la defensa de su tesis que lleva como título: PAPR Reduction and Asynchronous Multiplexing with CCK Non-Maximally Decimated Filter Banks in OFDM Systems. La Dra. Hayde Peregrina Barreto fué el visor académico. Después de la evaluación decidieron aprobarlo y otorgarle el grado de Maestro en ciencia en electrónica.



Dr. Alfonso Fernández, Dra. Gordana, Dr. Luis Hernández, Dr. Esteban Tlelo, Fernando y Dra. Hayde Peregrina

Felicidades Rafael y Fernando!!!



Seminario Extraordinario del Dr. Gerardo Molina Salgado

El día 5 de Diciembre del 2016 se llevó a cabo un seminario extraordinario del Dr. Gerardo Molina Salgado, ex-integrante y actual colaborador del grupo de DSP para comunicaciones modernas. Gerardo Molina Salgado recibió el grado de maestría en electrónica en el 2011 y de Doctorado en Electrónica en el 2015, ambas en el INAOE. El fue estudiante visitante en el IMSE de Sevilla, España en el 2012 y de la Universidad de Texas A&M en el 2014. Actualmente está realizando un postdoctorado de investigación en el Instituto Nacional Tyndall/ University College Cork en Irlanda. Su área de interés es en el campo de Convertidores Analógicos a Digital (ADC) especialmente en moduladores Sigma-Delta, SAR ADC y filtros decimadores digitales.

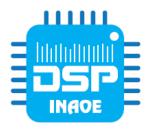


Dr. Gerardo Molina Salgado



Dr. Gerardo, Dra. Gordana y grupo de DSP

El título de la presentación es "Analogue-to-Digital Converters for the Internet-of-Things" y se llevó a cabo en el Auditorio Docente a las 12 hrs.



GRUPO DE DSP ESTARÁ PRESENTE EN LA CONFERENCIA LASCAS 2017 EN ARGENTINA

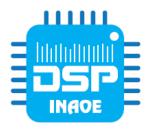
La 8th Latin American Symposium on Circuits and Systems (LASCAS 2017), http://ieee-lascas.org/, se llevará a cabo en Bariloche, Argentina en febrero del 20 al 23. Este Simposio es el evento más importante de América Latina en el campo de circuitos y sistemas.



Este año el grupo de DSP, como en años anteriores, estará presente. El artículo que ha sido aceptado para ser presentado tuvo la participación del estudiante doctoral Ricardo Garcia Baez, el artículo es:

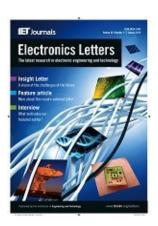
G. Jovanovic Dolecek, R. Garcia Baez: Nonrecursive Comb-Based Structure for Power of Three Decimation Factors: Design and FPGA Implementation, Aceptado en *LASCAS* 2017.

Cabe mencionar que la Dra. Gordana también participo este año, igual que en años anteriores, como miembro del comité del programa de la conferencia LASCAS. Así mismo, de la conferencia PRIME 2017 la cual se lleva a cabo junto con LASCAS e IBERCHIP en Febrero de 2017.



Artículo de estudiante de doctorado es publicado en revista Electronics Letters

El trabajo de investigación de la estudiante de doctorado Miriam Guadalupe Cruz Jiménez fue aceptado para ser publicado en la revista Electronics Letters. Esta reconocida revista publica trabajos originales cortos sobre los últimos descubrimientos en todos los campos relacionados a ingeniería electrónica incluyendo comunicaciones. El factor de impacto de esta revista es de 0.854.



El trabajo publicado es el resultado de la investigación llevada a cabo en el laboratorio de DSP para comunicaciones móviles dirigido por la Dra. Gordana Jovanovic Dolecek, además también es resultado de la estancia que Miriam llevó a cabo en la Universidad Estatal de Florida con el Dr. Uwe Meyer-Baese.

El articulo aceptado es:

Jimenez, M.G.C.; Meyer-Baese, U.; Dolecek, G.J.: "Computationally efficient CIC-based filter with embedded Chebyshev sharpening for the improvement of aliasing rejection",

Electronics Letters, 2016, DOI: 10.1049/el.2016.3309

IET Digital Library, http://digital-

library.theiet.org/content/journals/10.1049/el.2016.3309