

Taller de Tecnología de Semiconductores **INAOE** y **MOS-AK**

14 al 16 de mayo 2025

- Talleres y pláticas sobre herramientas de acceso libre para el diseño y simulación de circuitos integrados

Más información en:

https://www-elec.inaoep.mx/~taller_semiconductores/



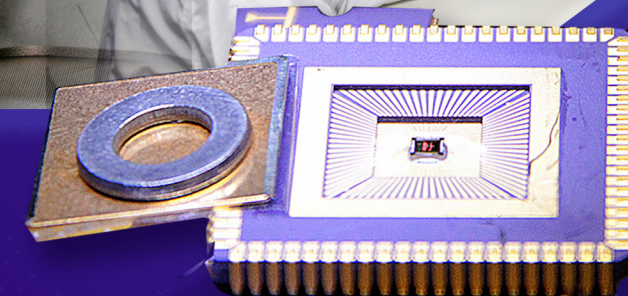
Registro abierto, cupo limitado

Auditorio del Centro de Información INAOE

Instituto Nacional de Astrofísica, Óptica y Electrónica
Calle Luis Enrique Erro #1, Sta. María Tonantzintla, 72840 San Andrés Cholula, Puebla.



Arbeitskreis Modellierung von Systemen und Parameterextraktion
Modeling of Systems and Parameter Extraction Working Group



Ciencia y Tecnología
Secretaría de Ciencia, Humanidades, Tecnología e Innovación

